

Struktur Sistem Komputer & Eksekusi Instruksi

Pertemuan 1 & 2

Christy Atika Sari, M.Kom, M.CS

Objektif

- ❑ Mahasiswa mengetahui komponen-komponen yang membangun sebuah sistem komputer.
- ❑ Mahasiswa mengetahui bagaimana komponen-komponen itu bekerja dan saling bekerja sama untuk memenuhi kebutuhan aplikasi dan pengguna akhir.

Komponen Komputer

1. Arithmetic Logic Unit (ALU)
2. Control Unit (CU)
3. Register

Processor

1. Pemrosesan Data
2. Penyimpanan Data

Memori

Modul I/O

1. Block Oriented Device
2. Character Stream Oriented Device

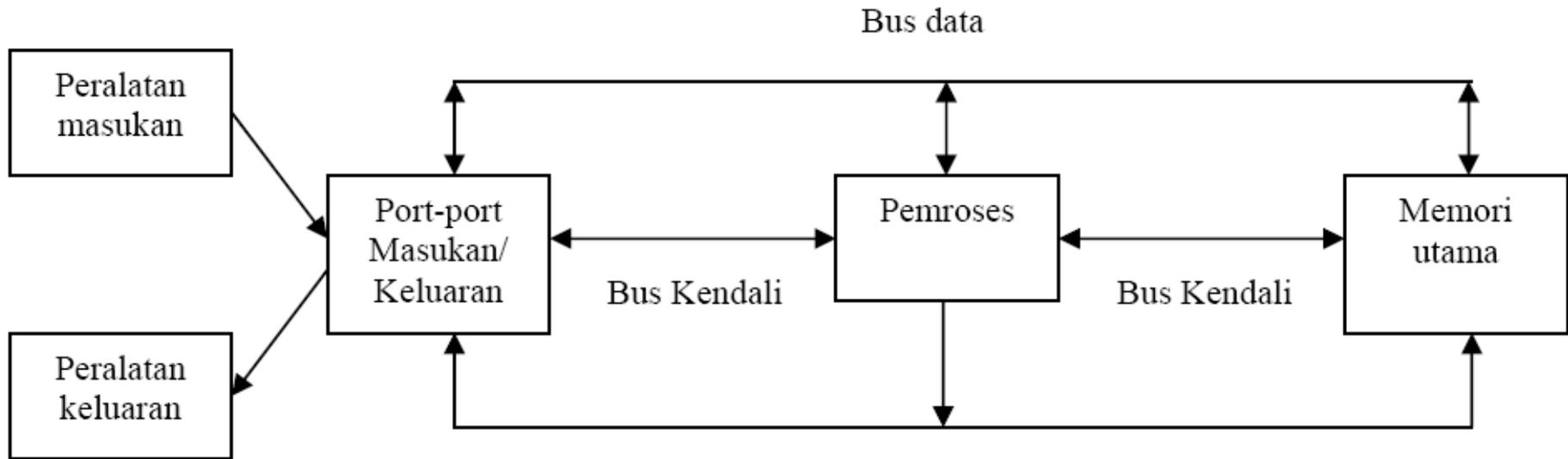
Interkoneksi Antar Komponen

1. Address Bus
2. Data Bus
3. Control Bus

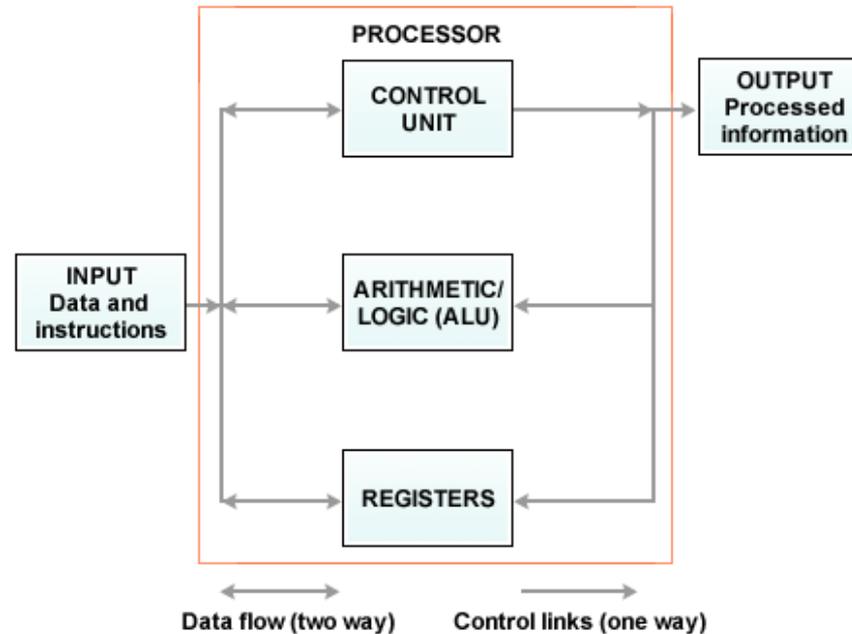
- ❑ Sebuah sistem operasi memberikan segala layanan yang **mengeksploitasi sumber daya** yang dibutuhkan satu atau lebih proses kepada pengguna.
- ❑ Sistem operasi **mengatur** komponen-komponen pendukung sistem komputer seperti memori, I/O modul ataupun I/O device dan komponen pembentuk lainnya
- ❑ **Perlunya memahami** bagaimana sistem komputer bekerja untuk mengetahui bagaimana sistem operasi melaksanakan tugasnya.

Skema Blok Sistem Komputer

Skema blok sistem komputer



Processor [1]



- ❑ Prosesor berfungsi mengendalikan operasi komputer dan melakukan pemrosesan data. Prosesor terdiri dari tiga komponen yaitu:
 - ❑ **CU (Control unit)**, berfungsi mengendalikan operasi yang dilaksanakan.
 - ❑ **ALU (Arithmetic logic unit)**, berfungsi melaksanakan operasi aritmatika dan logika.
 - ❑ **Register**, berfungsi sebagai memori yang sangat cepat yang biasanya digunakan sebagai tempat operan-operan suatu operasi yang akan dilaksanakan.

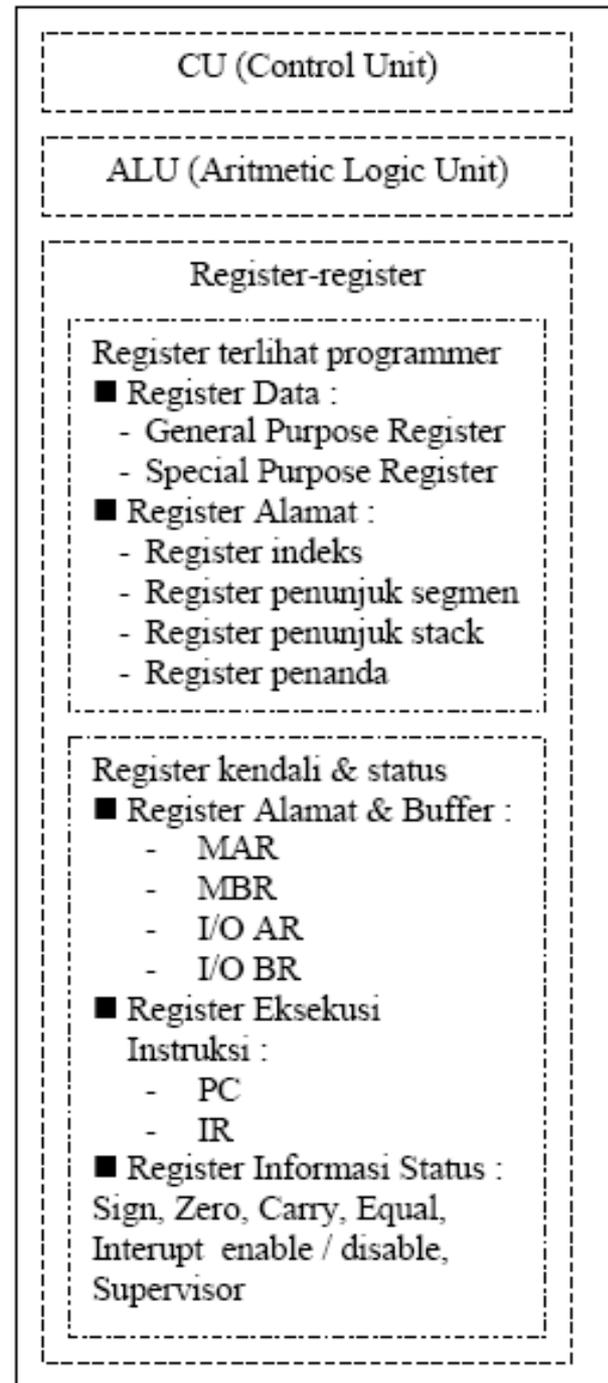
Processor [2]

Contoh mikroprosesor:

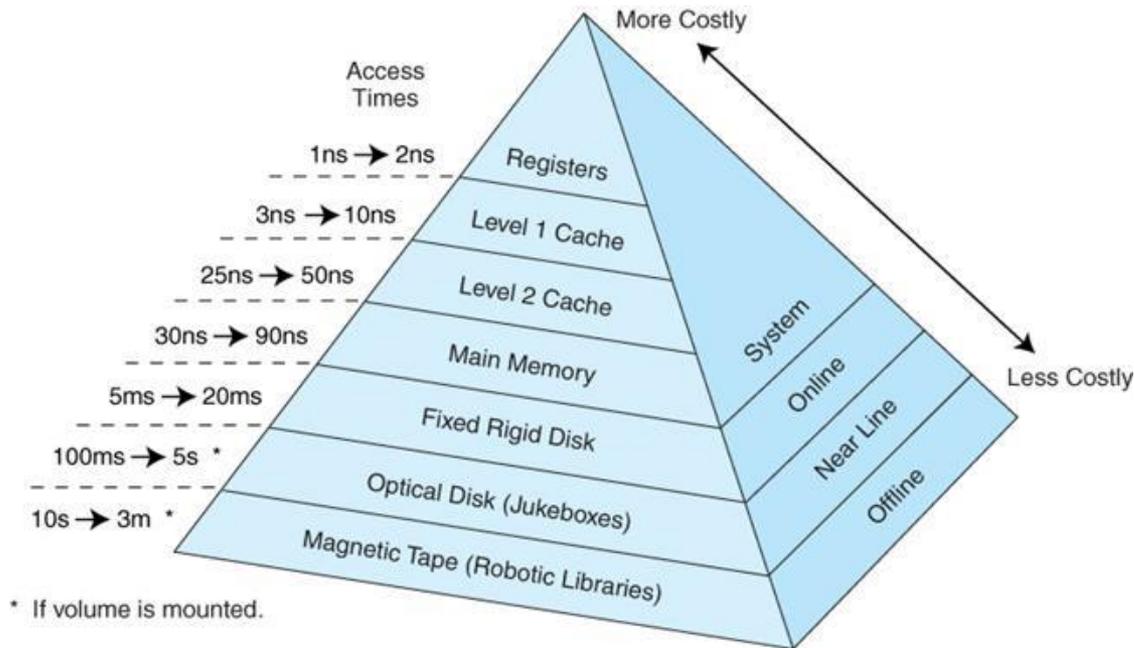


Skema Block Pemroses

Semua register lebarnya 32 bit, kecuali register segment (CS, DS, ES, SS, FS dan GS) hanya 16 bit. Register 32 bit dapat digunakan sebagai register 16 bit, kecuali General purpose register dapat dibagi menjadi 8 bit (AL,AH, BL, BH, CL, CH, DL dan DH) yang berasal dari 16 bit (AX, BX, CX, DX). Register 32 bit diberi kode di depan register dengan E misalnya: EAX, EBX, ECX dan EDX.



Memori [2]



- ❑ Memori berfungsi untuk menyimpan data dan program
- ❑ Setiap kali prosesor melakukan eksekusi, pemroses harus membaca instruksi dari memori utama.

- ❑ **Chace memory**, memori berkapasitas terbatas, berkecepatan tinggi yang lebih mahal daripada memori utama. Chace memori ada di antara memori utama dan register pemroses, berfungsi agar pemroses tidak langsung mengacu memori utama agar kinerja dapat ditingkatkan.
- ❑ **Buffering**, bagian memori utama yang dialokasikan untuk menampung data yang akan ditransfer dari atau ke penyimpan sekunder. Buffering dapat mengurangi frekuensi pengaksesan ke perangkat penyimpan sekunder sehingga meningkatkan kinerja sistem

Jenis memori berdasarkan kecepatannya ada 4, yaitu:

1. REGISTER MEMORY

Merupakan jenis memory dimana kecepatan acces yang paling cepat, memory ini terdapat pada Cpu/processor.

Contoh : Register data, register alamat , stack pointer register, Memory Address Register, I/O Address Register, dll.



Jenis memori berdasarkan kecepatannya ada 4, yaitu:

2. CACHE MEMORY

Memory berkapasitas terbatas, berkecepatan tinggi yang lebih mahal dari pada memory utama. Cache memory ini ada **diantara memory utama dan register pemroses**, berfungsi agar pemroses tidak langsung mengacu pada memory utama agar kinerja dapat ditingkatkan.

Cache memory ini ada 2 macam yaitu :

1. Cache memory yang terdapat pada internal Processor, cache memory jenis ini kecepatan aksesnya sangat tinggi, dan harganya sangat mahal. Dapat dilihat pada processor seperti P4, P3, AMD-ATHLON dll. Semakin tinggi kapasitas L1, L2, L3 Cache memory maka semakin mahal dan semakin cepat processor.
2. Cache memory yang terdapat diluar processor, yaitu berada pada Mother board, memory jenis ini kecepatan aksesnya sangat tinggi meskipun tidak secepat cache memory jenis pertama (yang ada pada internal prosesor). Semakin besar kapasitasnya maka semakin mahal dan cepat. Kapasitas cache memory yaitu 256 kb, 512 kb, 1 Mb, 2 Mb dll.

Jenis memori berdasarkan kecepatannya ada 4, yaitu:

2. CACHE MEMORY

Memory berkapasitas terbatas, berkecepatan tinggi yang lebih mahal dari pada memory utama. Cache memory ini ada **diantara memory utama dan register pemroses**, berfungsi agar pemroses tidak langsung mengacu pada memory utama agar kinerja dapat ditingkatkan.

Cache memory ini ada 2 macam yaitu :

1. Cache memory yang terdapat pada internal Processor, cache memory jenis ini kecepatan aksesnya sangat tinggi, dan harganya sangat mahal. Dapat dilihat pada processor seperti P4, P3, AMD-ATHLON dll. Semakin tinggi kapasitas L1, L2, L3 Cache memory maka semakin mahal dan semakin cepat processor.
2. Cache memory yang terdapat diluar processor, yaitu berada pada Mother board, memory jenis ini kecepatan aksesnya sangat tinggi meskipun tidak secepat cache memory jenis pertama (yang ada pada internal prosesor). Semakin besar kapasitasnya maka semakin mahal dan cepat. Kapasitas cache memory yaitu 256 kb, 512 kb, 1 Mb, 2 Mb dll.

3. MEMORI UTAMA

Memori ini berfungsi untuk menyimpan data dan program.

Jenis memori utama yaitu ROM dan RAM.

-Random Access Memory (RAM)

Random Access Memory (RAM), atau biasa juga disebut memory, adalah suatu alat komputer (perangkat keras/hardware). Ram merupakan salah satu jenis alat penyimpanan data pada komputer atau media elektronik lainnya (PDA, HP, Notebook, Netbook, dll) yang bersifat sementara. Artinya bila komputer dimatikan, maka semua instruksi atau data yang telah dsimpan di ram ini akan hilang. Jadi

Fungsi Ram yaitu untuk menyimpan instruksi sementara dari komputer untuk mengeluarkannya ke output device. Ada beberapa jenis RAM yang ada dipasaran saat ini yaitu FPMRAM, SRAM, EDORAM, SDRAM, **DDR (Double Data Rate) RAM**, RD (Rambus Dynamic) RAM, VGRAM dll.



-Read Only Memory

Read Only Memory (ROM) adalah suatu himpunan dari chip yang berisi bagian dari sistem operasi yang mana dibutuhkan pada saat komputer dinyalakan. ROM juga dikenal sebagai suatu firmware. **ROM tidak bisa ditulisi atau diubah isinya oleh pengguna.** ROM tergolong dalam media penyimpanan yang sifatnya non volatile. Penggunaan dari ROM ini contohnya adalah sebagai media penyimpanan dari **BIOS (Basic Input-Output System)** yang dibuat oleh pabriknya. BIOS merupakan bagian yang sangat kritis dari suatu sistem operasi, yang mana fungsinya memberi tahu komputer bagaimana caranya mengakses disk drive. Ketika komputer dinyalakan, RAM masih kosong dan instruksi yang ada pada ROM BIOS lah yang digunakan oleh CPU untuk mencari disk drive yang berisi file-file utama dalam sistem operasi. Komputer lalu memindahkan file-file tersebut ke dalam RAM dan kemudian menjalankannya.

**Ada 4 macam ROM, yaitu:
ROM, RPROM, EPROM, EEPROM,**



4. MEMORI SEKUNDER

Memori sekunder merupakan memori tambahan yang berfungsi untuk menyimpan data atau program.

contohnya : Hardisk, Floppy disk, Disket, Flashdisk, dll.



Register Memory vs Cache Memory

Register Memori

- Merupakan jenis memori dimana kecepatan akses yang **paling cepat**.
- Memori ini terdapat pada CPU/Processor.
- Contoh : Register Data, Register Alamat, Stack Pointer Register, Memory Addresss Register, I/O Address register, Instruction Register , dll.

Cache Memori

- Memori **berkapasitas terbatas**, berkecepatan tinggi yang lebih mahal daripada memori utama. Cache memory ini ada diantara memori utama dan register pemroses, berfungsi agar pemroses tidak langsung mengacu pada memori utama agar kinerja dapat ditingkatkan.
- Memori ini digunakan **untuk menjembatani perbedaan kecepatan CPU yang sangat tinggi dengan kecepatan RAM yang jauh lebih rendah**.
Jika processor membutuhkan suatu data, pertama-tama ia akan mencarinya pada cache. Jika data ditemukan, processor akan langsung membacanya dengan delay yang sangat kecil. Tetapi jika data tidak ditemukan, processor akan mencarinya pada RAM.



Jenis Cache Memory

1. Cache Memory yang terdapat pada **internal Processor** , chace memory jenis ini kecepatan aksesnya sangat tinggi, dan harganya sangat mahal. Hal ini bisa terlihat pada Processor yang berharga mahal seperti P4,P3,AMD-Athlon dll, semakin tinggi kapasitas Chace memori maka semakin mahal dan semakin cepat Processor.
2. Chace Memory yang terdapat diluar Processor, yaitu berada pada **MotherBoard**, memori jenis ini kecepatan aksesnya sangat tinggi, meskipun tidak secepat chache memori jenis pertama (yang ada pada internal Processor). Semakin besar kapasitasnya maka semakin mahal dan cepat. Hal ini bisa kita lihat pada Motherboard dengan beraneka ragam kapasitas chace memory yaitu 256kb, 512kb, 1Mb, 2Mb dll.



Operasi Memori pada CPU [1]

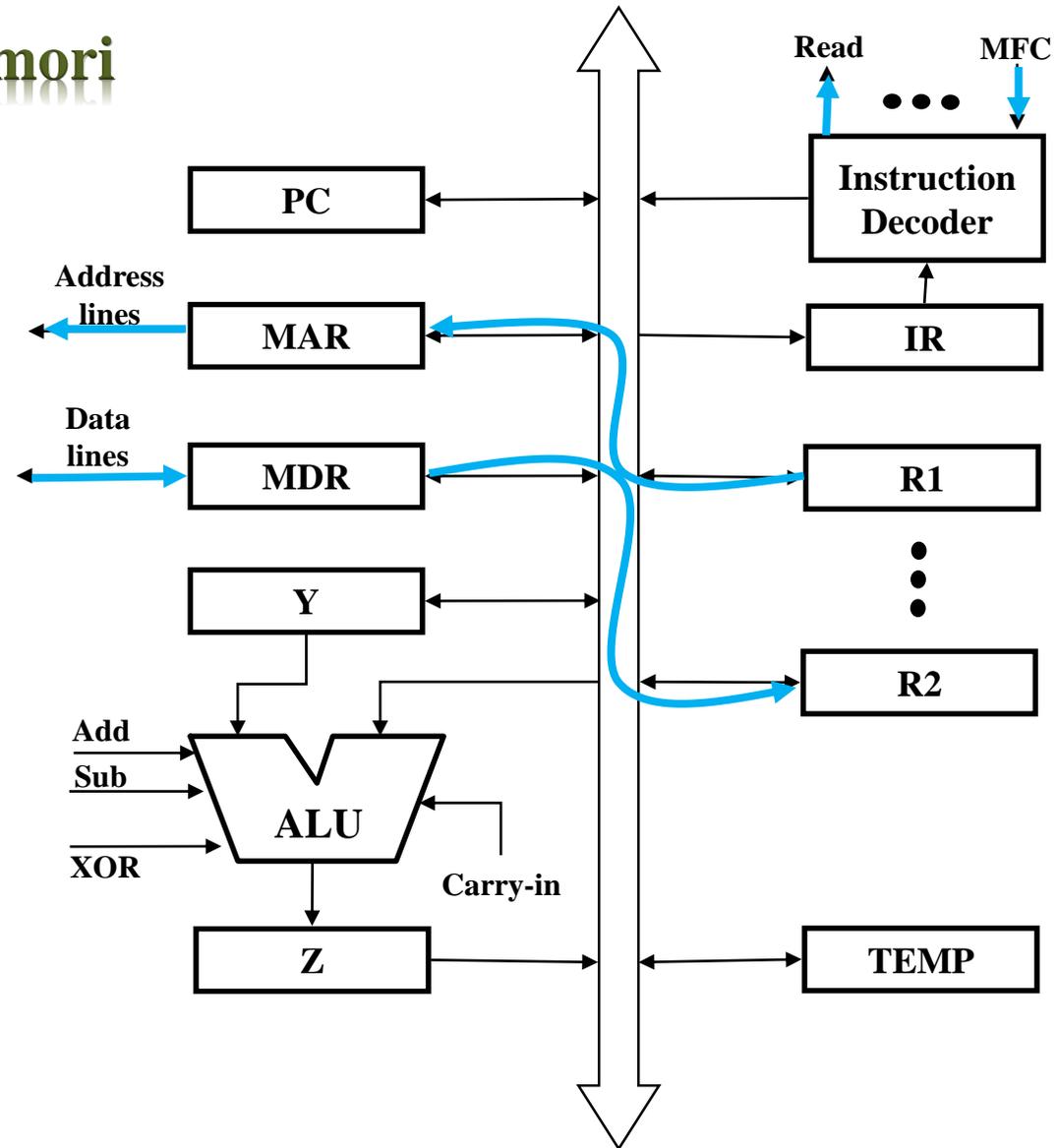
a. Mengambil data dari memori

Instruksi:

LD R2,(R1); R2 \leftarrow M[R1]

Langkah-langkah:

1. MAR \leftarrow R1
2. Read
3. Tunggu sinyal MFC
// MFC = Memory Function Completed
// Pada saat MFC aktif:
// MDR \leftarrow M[MAR]
4. R2 \leftarrow MDR



Operasi Memori pada CPU [2]

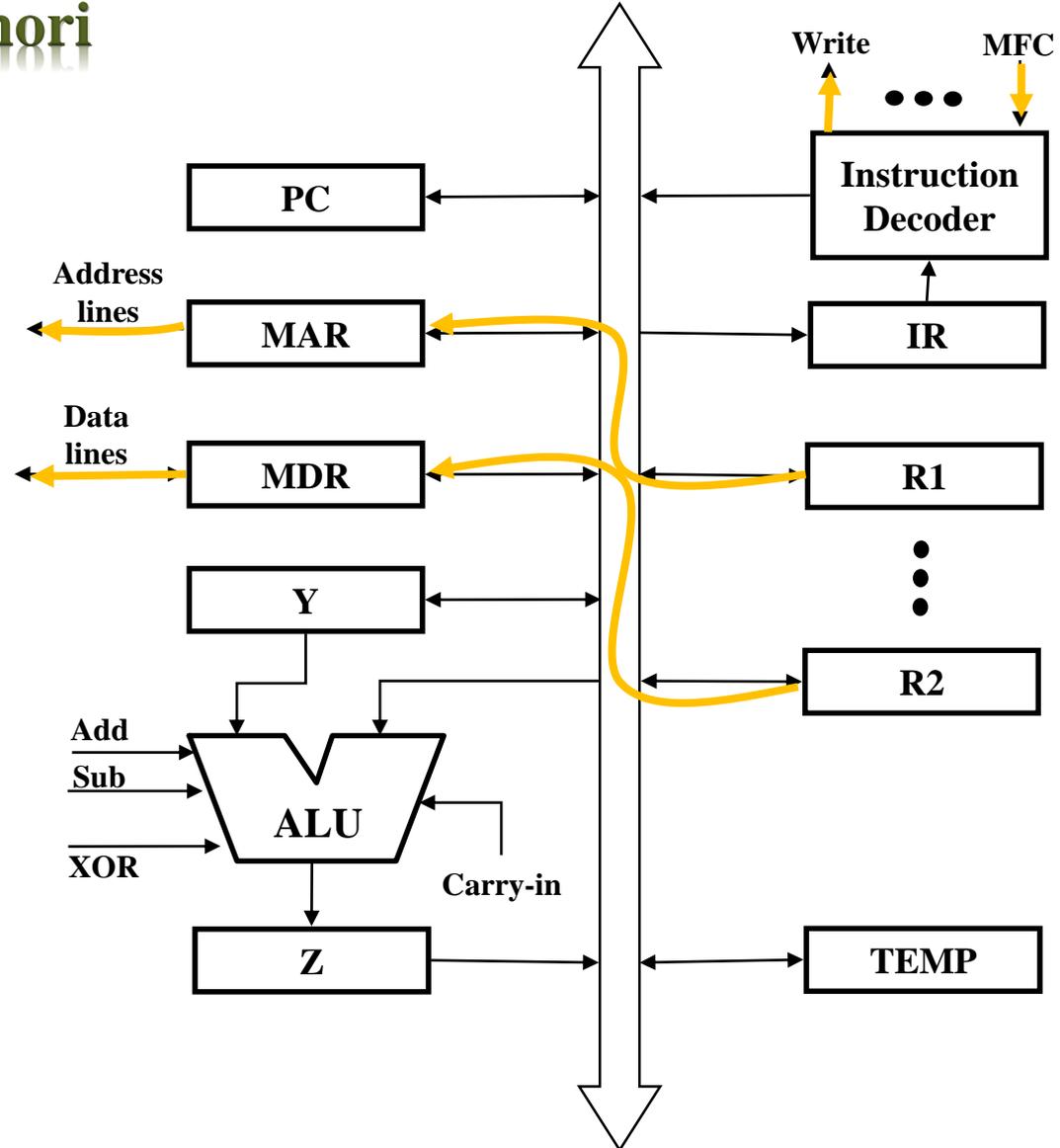
b. Menyimpan data ke memori

Instruksi:

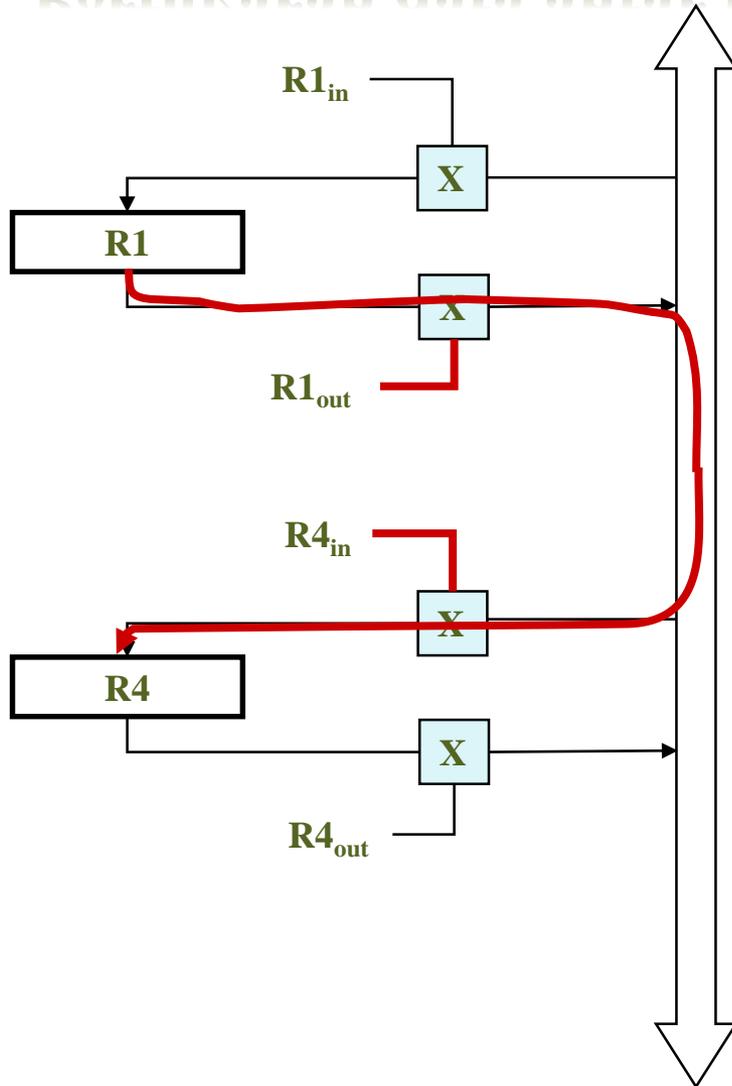
ST (R1),R2 ; M[R1] ← R2

Langkah-langkah:

1. MAR ← R1
2. MDR ← R2, Write
3. Tunggu sinyal MFC
// MFC = Memory Function Completed
// Pada saat MFC aktif:
// M[MAR] ← MDR



c. Pertukaran data antar register



Instruksi:

MOV R4,R1; R4 ← R1

Langkah-langkah:

1. Enable output of R1
// setting R1_{out} to 1
2. Enable input of R4
// setting R4_{in} to 1

Teknik Input Output

1. Programmed I/O
2. Interrupt driven I/O
3. Direct Memory Access (DMA)

Direct memory access (DMA) adalah suatu alat pengendali khusus disediakan untuk memungkinkan transfes blok data langsung antar perangkat eksternal dan memori utama, tanpa intervensi terus menerus dari prosesor.



Mengapa DMA diperlukan ?

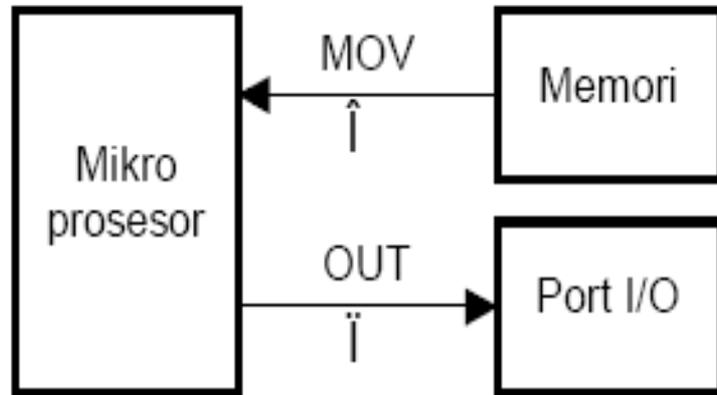
Karena programmed I/O dan interrupt driven I/O:

- Masih memerlukan keterlibatan CPU , sehingga CPU menjadi sibuk.
- Transfer rate data terbatas
- Interrupt-Driven I/O dirasa lebih efisien daripada programmed I/O, namun Interrupt-Driven masih memerlukan intervensi aktif dari processor.

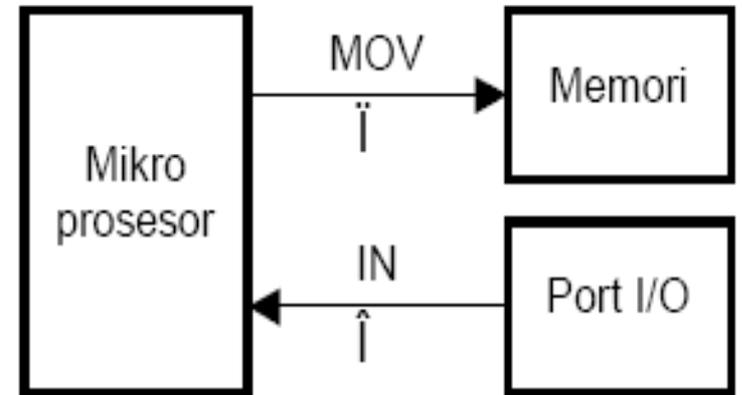
Instruksi pemindahan/transfer data yang tersedia dalam mikroprosesor 8086, yaitu :

- ❑ Mikroprosesor ke memori atau sebaliknya (MOV),
- ❑ register ke port (OUT) dan sebaliknya dari port ke register (IN).
- ❑ Dengan demikian, untuk memindahkan data dari memori ke port dilakukan dengan kombinasi instruksi MOV dan OUT.
- ❑ Sedangkan transfer memindahkan data dari port ke memori dilakukan dengan kombinasi instruksi IN dan MOV.

Direct Memori Access [4]



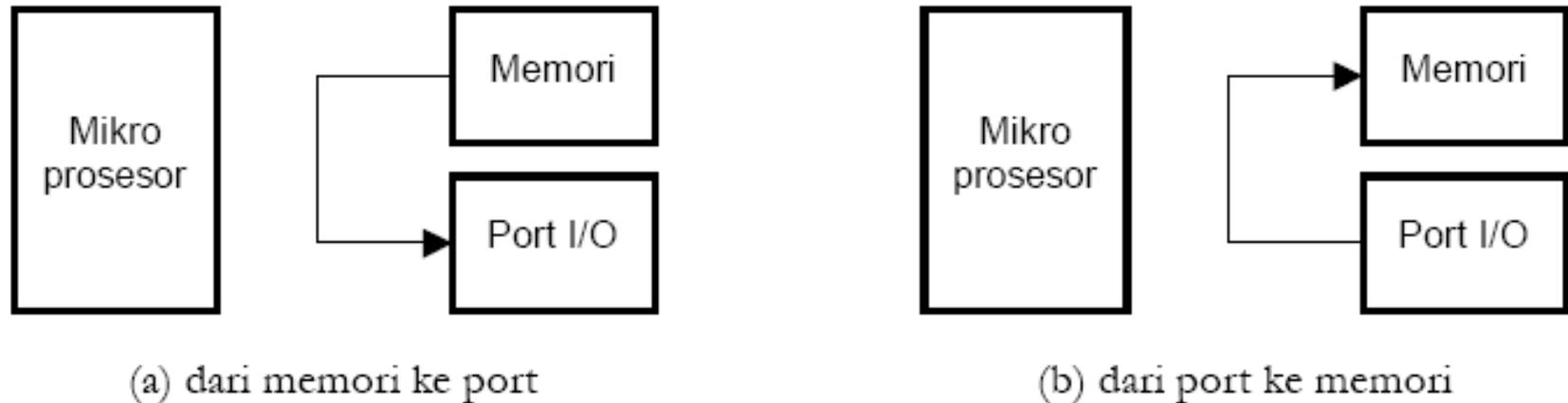
(a) dari memori ke port



(b) dari port ke memori

Gambar IV-2. Mekanisme transfer antara port dan memori melalui mikroprosesor

Direct Memori Access [5]



Gambar IV-3. Mekanisme transfer antara port dan memori secara langsung (DMA)

Pada aplikasi tertentu, terutama untuk transfer data yang berukuran sangat besar misalnya pemindahan data file dari harddisk ke memori ini tidak efisien.

Transfer data akan menjadi lebih cepat apabila dapat dilakukan secara langsung dari memori ke port atau sebaliknya, tanpa melalui mikroprosesor. Mekanisme ini disebut *direct memory access (DMA)*.

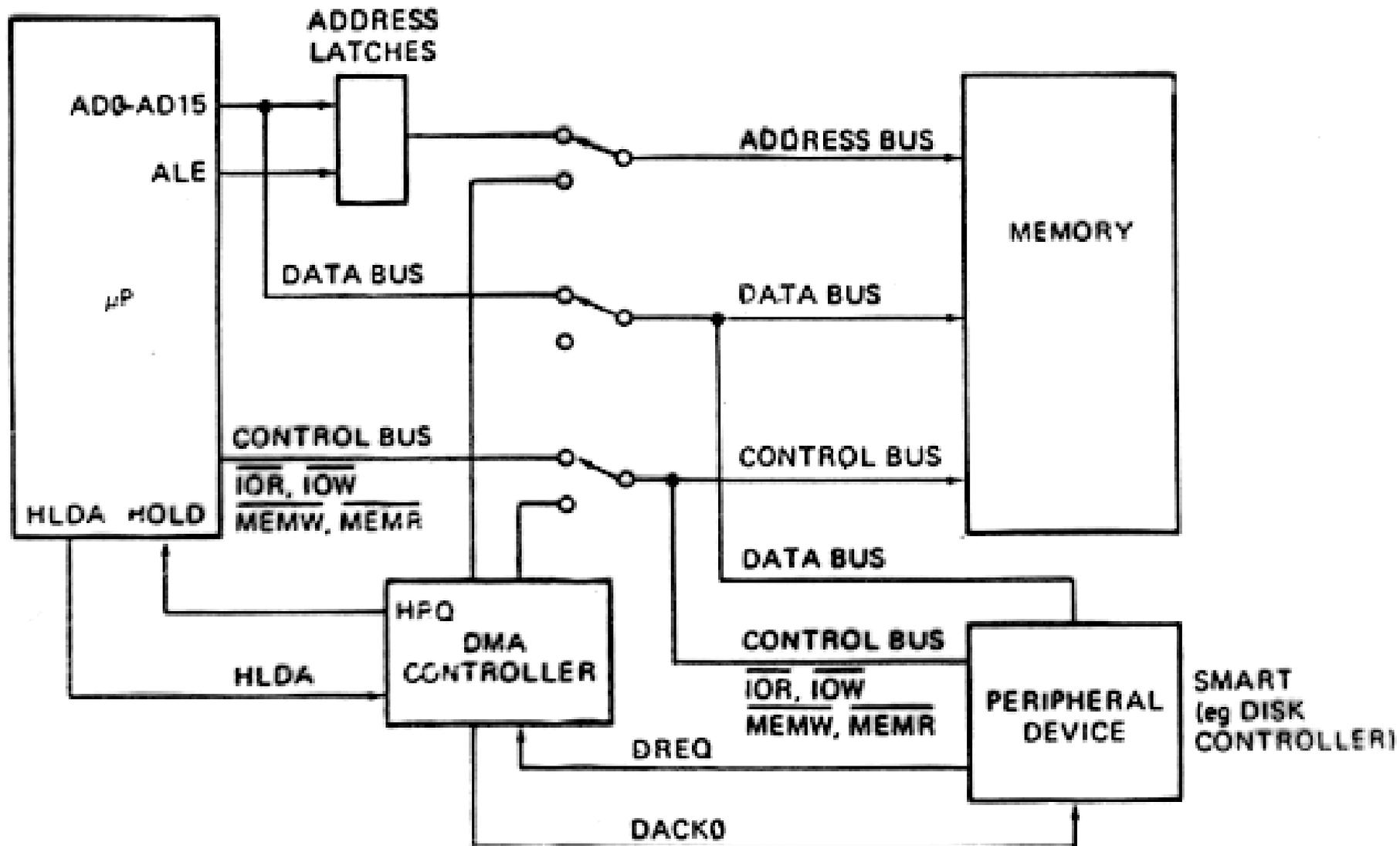
- ❑ Fungsi modul DMA :
 - ❑ Dapat menirukan sebagian fungsi prosesor
 - ❑ Dapat mengambil alih fungsi prosesor yang berhubungan dengan transfer data
- ❑ Kapan DMA bekerja ?
 - ❑ Saat prosesor sedang tidak menggunakan bus
 - ❑ Saat prosesor dipaksa berhenti sesaat (suspend) siklusnya “dicuri” oleh DMA disebut cycle stealing

Implementasi DMA

- ❑ Direct Memory Access Controlled (DMAC) digunakan untuk mengontrol DMA di sistem komputer
- ❑ DMAC menghubungkan langsung ke device I/O dan bus sistem. DMAC juga berhubungan dengan CPU.
- ❑ DMAC menggunakan IC 8237

Direct Memory Access [7]

Blok diagram DMAC 8237



Urutan sinyal proses DMA

- ❑ Pada saat data akan diambil dari *harddisk*,
- ❑ *disk controller* mengirimkan sinyal *DREQ* ke 8237
- ❑ *DMA controller* kemudian mengirimkan sinyal *HRQ* (*hold request*), yaitu permintaan untuk meminjam bus, kepada mikroprosesor melalui kaki *HOLD*.
- ❑ Mikroprosesor merespon permintaan tersebut dengan memutuskan hubungan dirinya ke bus dan mengirimkan sinyal *HLDA* (*hold acknowledge*) ke 8237 .
- ❑ Setelah menerima sinyal tersebut, 8237 kemudian memindahkan *switch* ke bawah sehingga bus sekarang terhubung ke 8237. Dengan demikian kendali terhadap bus berada di tangan 8237.

Urutan sinyal proses DMA

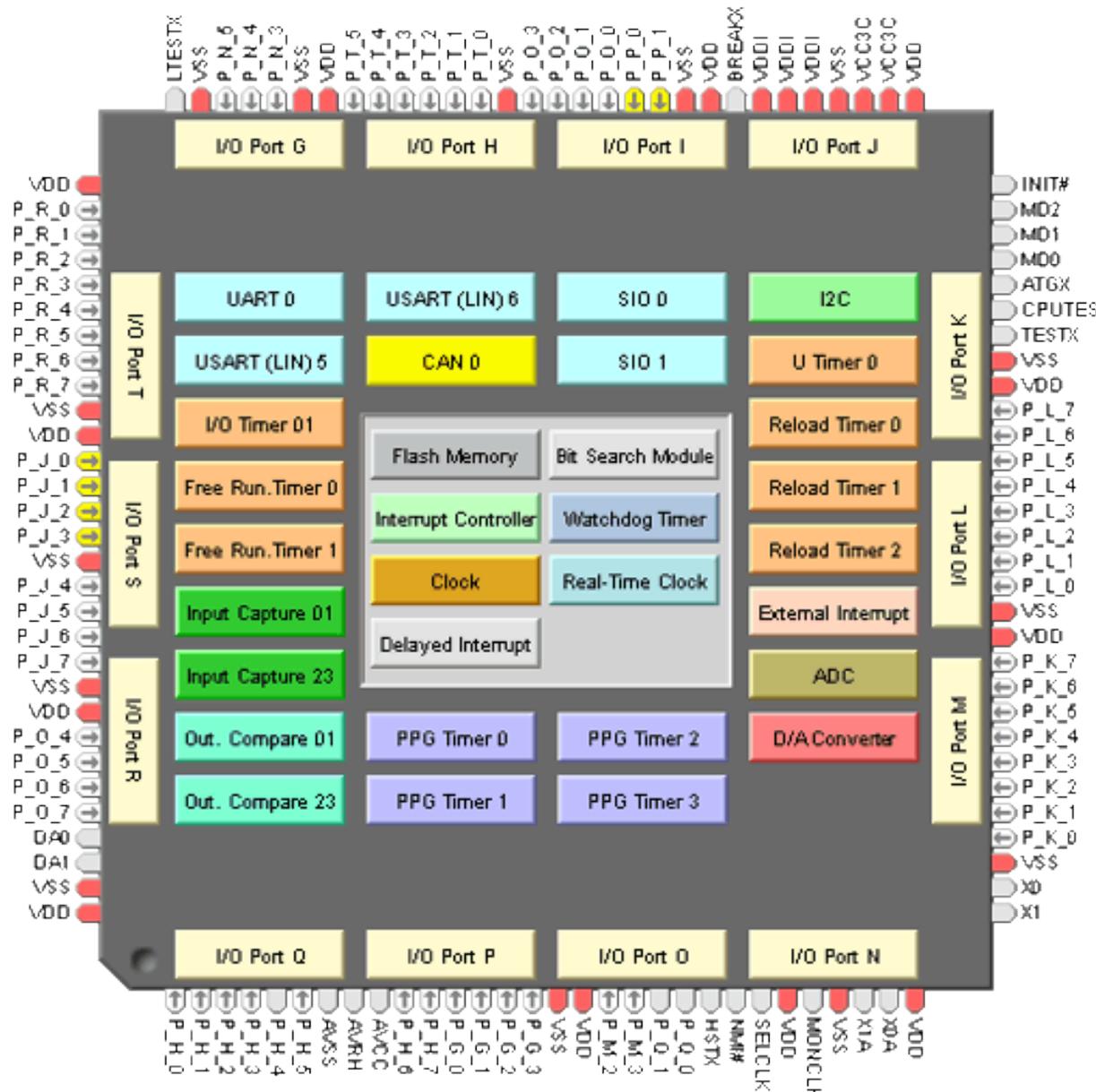
- ❑ *DMA controller kemudian mengirimkan alamat memori di mana data dari harddisk akan disimpan.*
- ❑ *Selanjutnya, 8237 mengirimkan sinyal DACK ke disk controller untuk memberitahu agar siap mengirimkan data.*
- ❑ *Kemudian, 8237 mengaktifkan sinyal pada bus kendali, yaitu MEMW (memory write), yang akan mengaktifkan memori dengan alamat yang dituju untuk menerima data, dan (I/O read), yang akan mengaktifkan disk controller untuk mengirimkan data.*
- ❑ *Data kemudian ditransfer secara langsung dari port I/O ke memori tanpa melalui mikroprosesor maupun DMA controller.*

- ❑ Setelah jumlah data yang ditransfer, 8237 menonaktifkan sinyal HRQ ke mikroprosesor dan membebaskan bus dengan cara menaikkan kembali ketiga *switch tadi*.
- ❑ Transfer secara DMA dari memori ke port I/O dapat dilakukan dengan cara yang mirip dengan di atas, namun kali ini DMA controller mengaktifkan sinyal *MEMR (memory read)*, yang akan mengaktifkan memori dengan alamat yang dituju untuk mengirimkan data, dan *IOW (I/O write)*, yang akan mengaktifkan port I/O untuk menerima data.

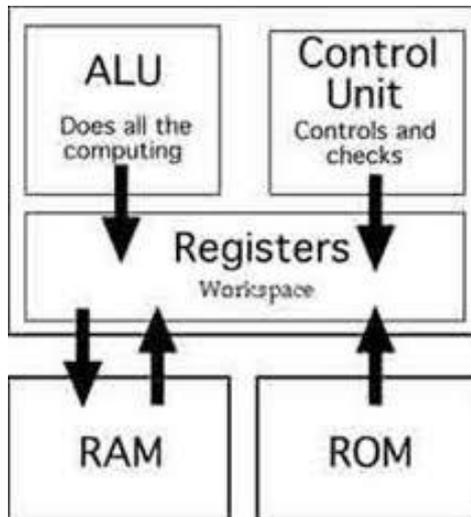
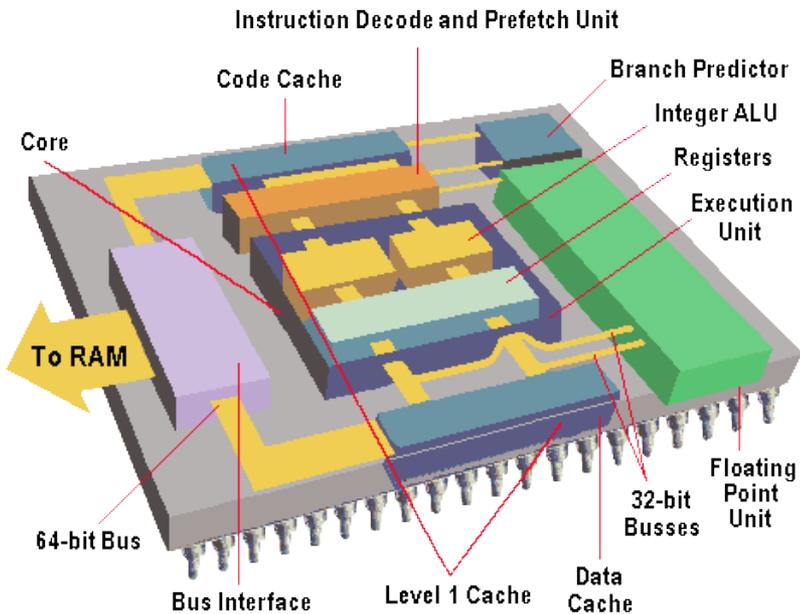
- ◉ Keunggulan dari DMA :
 - ❑ Performance komputer sistem ditingkatkan dengan transfer data langsung antara memori dan I/O devices, tidak melibatkan CPU
 - ❑ CPU dibebaskan tugas dari transfer data
 - ❑ Transfer data jadi lebih cepat
- ◉ Kelemahan dari DMA :
 - ❑ Pada burst mode transfer data, CPU tidak aktif untuk waktu yang lama

Register

- Register adalah alat penyimpanan sementara hasil dari tahapan operasi aritmetika dan logika; mempunyai kecepatan akses cukup tinggi, yang digunakan untuk menyimpan data dan instruksi yang sedang diproses, sementara data dan instruksi lainnya yang menunggu giliran untuk diproses masih disimpan di dalam memori utama.
- Register berada dalam CPU.



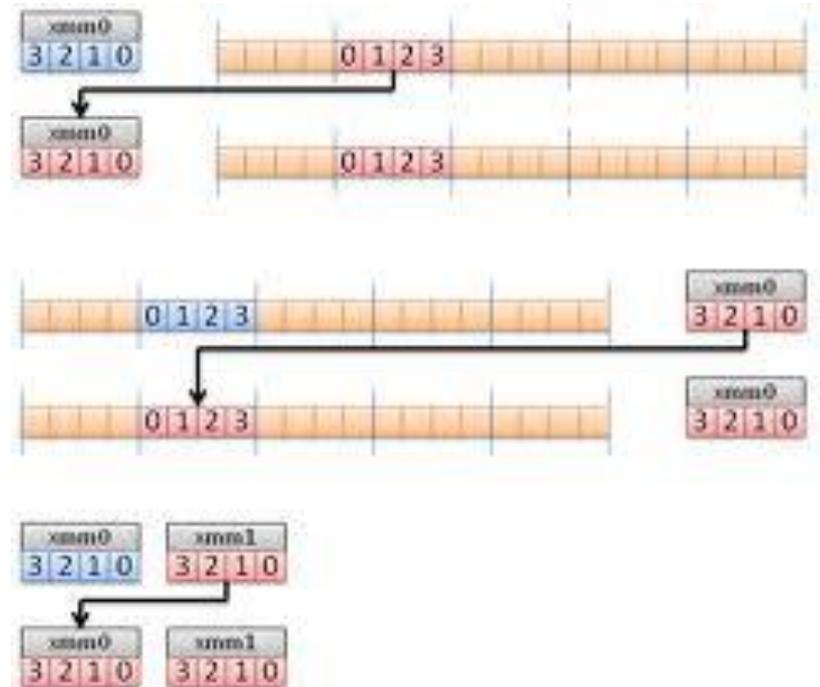
Register



- ❑ Di dalam prosesor terdapat sekumpulan **register** yang berfungsi sebagai memori yang **sangat cepat dan kecil** kapasitasnya.
- ❑ **Register** bervariasi dalam jumlah dan jenis, tergantung pada rancangan komputer.
- ❑ **Register** tersebut termasuk accumulator, index register, stack pointer, general-purposes register, ditambah code information pada kondisi apa pun
- ❑ Istilah register saat ini dapat merujuk kepada **kumpulan register yang dapat diindeks secara langsung untuk melakukan input/output terhadap sebuah instruksi** yang didefinisikan oleh **set instruksi**

Maçam maçam Register

- **Register yg terlihat pemakai (pemrogram),** Pemrogram dapat **memeriksa isi dari register-**register tipe ini. Beberapa instruksi disediakan untuk mengisi (memodifikasi) register tipe ini. Terdiri dari 2 jenis yaitu **register data** dan **register ala**.
- **Register untuk kendali & status,** Digunakan untuk **mengendalikan operasi pemroses**, kebanyakan tidak terlihat oleh pemakai. Sebagian dapat diakses dengan instruksi mesin yang dieksekusi dalam mode kontrol atau kernel sistem operasi. Terdiri dari 3 yaitu **register alamat dan buffer**, **register eksekusi instruksi**, dan **register informasi status**.





Klasifikasi Register Berdasarkan Fungsinya

Macam Register tak terlihat pemakai [1]

- ❑ **Register Data** : menyimpan suatu nilai untuk beragam keperluan, terdiri dari:
 - **General purpose register**, digunakan untuk beraneka ragam keperluan pada suatu instruksi mesin yang melakukan suatu operasi terhadap data, macamnya: Accumulator (AX) u/ operasi desimal kode biner, Base (BX) u/ mereferensi alamat memori, Counter (CX) u/ pencacah instruksi tertentu misal counter naik jika nilai flag=0, Data (DX) u/ menyimpan port alamat i/o (port 8 & 16).
 - **Special purpose register**, digunakan untuk menampung operasi floating point, menampung limpahan operasi penjumlahan atau perkalian, macamnya menyimpan instruction pointer, stack pointer, dan status register.

Macam Register tak terlihat pemakai [2]

- ❑ **Register Alamat** : berisi alamat data di **memori utama**, alamat instruksi di memori utama, bagian alamat yang digunakan dalam penghitungan alamat lengkap, terdiri dari:
 - **Register Indeks (index register)**, Pengalamatan berindeks merupakan salah satu mode pengalamatan populer. Pengalamatan melibatkan penambahan indeks ke nilai dasar untuk memperoleh alamat efektif
 - **Register penunjuk segmen (segment pointer register)**, Pada pengalamatan bersegmen, memori dibagi menjadi segmen-segmen. Segmen berisi satu blok memori yang panjangnya dapat bervariasi. Untuk mengacu memori bersegmen digunakan pengacuan terhadap segmen dan offset di segmen itu. Register penunjuk segmen mencatat alamat dasar (lokasi awal) dari segmen. Mode pengalamatan bersegmen sangat penting dalam manajemen memori.

Macam Register tak terlihat pemakai [3]

- **Register penunjuk stack (stack pointer register)**, Instruksi yang **tak memerlukan alamat** karena alamat operan ditunjuk register penunjuk stack. Operasi-operasi terhadap stack :
 - **instruksi push** : menyimpan data pada stack, dengan meletakkan data di puncak stack
 - **instruksi pop** : mengambil data dari puncak stack.
- **Register penanda (flag register)**, Isi register merupakan hasil operasi dari pemroses. Register berisi kondisi-kondisi yang dihasilkan pemroses berkaitan dengan operasi yang baru saja dilaksanakan. Register ini **terlihat oleh pemakai** tapi hanya dapat diperbaharui oleh **pemroses** sebagai dampak (efek) operasi yang dijalankannya.

Macam Register tak terlihat pemakai [4]

- **Register penanda (flag register):**

Mikroprosesor 8086/8088 mempunyai Status Flag 1 bit dan 4 Kontrol Flag yang dikonfigurasi dalam register 16 bit. Status Flag terdiri dari:

CF (Carry Flag), Dimana sebuah carry out atau borrow, jika hasilnya adalah bit tertinggi (nilai 1).

PF (Parity Flag), enset (nilai 1), jika instruksi menghasilkan sebuah angka genap (even parity).

AF (Auxiliary Flag), Digunakan oleh instruksi pengaturan desimal.

ZF (Zero Flag), Menset (nilai 1), jika hasil instruksi adalah 0.

SF (Sign Flag), Menset (nilai 1), jika hasilnya adalah negatif dan bernilai 0 jika positif. Kontrol Flag terdiri dari:

OF (Overflow Flag), Menunjukkan sebuah operasi yang tidak benar yaitu merubah hasil daripada tanda bit..

IF (Interrupt Enable Flag), Jika diset (nilai 1) dapat melakukan operasi interupsi dan sebaliknya bila bernilai 0, maka interupsi tidak dapat dilakukan.

DF (Direction Flag), Mengontrol arah dari operasi string. Jika DF=1, maka register SI dan DI nilainya menurun (decrement); jika DF=0, maka register DI dan SI nilai menaik (increment).

Register ini digunakan untuk instruksi-instruksi MOVS, MOVSB, MOVSW, CMPS, CMPSB, dan CMPSW.

TF (Trap Flag), Ditempatkan dalam single step mode untuk keperluan debug.

Macam Register tak terlihat pemakai [5]

- ❑ Register untuk Alamat dan Buffer terdiri dari:
 - ❑ **MAR (Memory Address Register)**, digunakan untuk mencatat alamat memori yang akan diakses (read/write).
 - ❑ **MBR (Memory Buffer Register)**, digunakan untuk menampung data yang akan dituliskan ke memori yang alamatnya ditunjuk oleh MAR.
 - ❑ **I/O AR (I/O Address Register)**, digunakan untuk menampung data yang akan dituliskan ke port yang alamatnya ditunjuk oleh I/O AR
 - ❑ **I/O BR (I/O Buffer Register)**, digunakan untuk menampung data yang akan dituliskan ke port yang alamatnya ditunjuk I/O AR

- ❑ Register untuk Eksekusi Instruksi terdiri dari:
 - ❑ **PC (Program Counter)**, mencatat alamat memori dimana instruksi yang terdapat di dalamnya akan dieksekusi (menunjuk ke instruksi berikutnya yg harus diambil/dijalankan)
 - ❑ **IR (instruction Register)**, menampung instruksi yang akan dan sedang dilaksanakan

Macam Register tak terlihat pemakai [5]

- ❑ Register untuk informasi status, register ini berupa satu register / kumpulan register. Kumpulan register ini disebut PSW (Program Status Word). PSW berisi kode-kode kondisi pemroses ditambah informasi-informasi status lain, yaitu :
 - ❑ **Sign**, flag ini mencatat tanda yang dihasilkan operasi yang sebelumnya dijalankan
 - ❑ **Zero**, flag ini mencatat apakah operasi sebelumnya menghasilkan nilai nol
 - ❑ **Carry**, flag ini mencatat apakah dihasilkan carry (kondisi dimana operasi penjumlahan/ perkalian menghasilkan bawaan yang tidak dapat ditampung register akumulator)
 - ❑ **Equal**, flag ini mencatat apakah operasi menghasilkan kondisi sama dengan
 - ❑ **Interrupt enable/disable**, flag ini mencatat apakah interrupt sedang dapat diaktifkan atau tidak
 - ❑ **Supervisor**, flag ini mencatat mode eksekusi yang dilaksanakan, yaitu mode supervisor atau bukan. Pada mode supervisor maka seluruh instruksi dapat dilaksanakan sedang untuk mode bukan mode supervisor(mode user) maka beberapa instruksi kritis tidak dapat diaktifkan.

Contoh Operasi Register

1 Byte = 8 bit

Berikut contoh program sederhana mengenai proses penambahan untuk 2 byte :

```
LXI B, 1234H
LXI D, 5678H
MOV A, C
ADD E
MOV E, A
MOV A, B
ADC D
MOV D, A
HLT
```

LXI berfungsi untuk memasukkan nilai data 16bit ke pasangan register pair. Perintah **LXI** dapat digunakan untuk register DE, BC, HL

1. Masukkan nilai ke register pair BC
2. Masukkan nilai ke register pair DE
3. Pindahkan nilai register C ke register A
4. Jumlahkan nilai register A dengan register E
5. Pindahkan nilai register A ke register E
6. dan seterusnya... (hampir sama dengan perintah 3 sampai 5)

Register Pair
(RP)

Contoh di atas dapat kita lihat bahwa hasil penambahan sementara (register A) dipindahkan ke register D dan E. Sehingga hasil penambahan dari proses di atas dapat dilihat di nilai register D dan E.

Terpikir tidak jika yang ditambahkan itu data lebih dari 2 byte?



- ❑ Modul I/O adalah suatu komponen dalam sistem komputer yang bertanggung jawab atas **pengontrolan** sebuah perangkat luar atau lebih dan bertanggung jawab pula dalam pertukaran data antara perangkat luar tersebut dengan **memori utama** ataupun dengan **register – register CPU**

Fungsi dalam menjalankan tugas bagi modul I/O dapat dibagi menjadi beberapa katagori, yaitu:

- Kontrol dan pewaktuan.
- Komunikasi CPU.
- Komunikasi perangkat eksternal.
- Pem-buffer-an data.
- Deteksi kesalahan.

Adapun fungsi komunikasi antara CPU dan modul I/O meliputi proses – proses berikut :

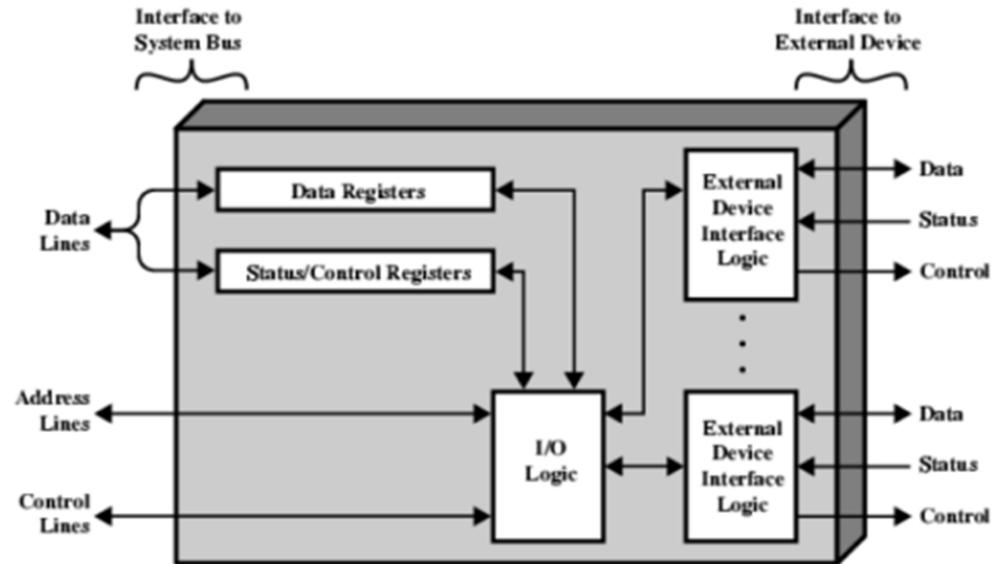
- **Command Decoding**, yaitu modul I/O menerima perintah – perintah dari CPU yang dikirimkan sebagai sinyal bagi bus kontrol. Misalnya, sebuah modul I/O untuk disk dapat menerima perintah: Read sector, Scan record ID, Format disk.
- **Data**, pertukaran data antara CPU dan modul I/O melalui bus data.
- **Status Reporting**, yaitu pelaporan kondisi status modul I/O maupun perangkat peripheral, umumnya berupa status kondisi Busy atau Ready. Juga status bermacam – macam kondisi kesalahan (error).
- **Address Recognition**, bahwa peralatan atau komponen penyusun komputer dapat dihubungi atau dipanggil maka harus memiliki alamat yang unik, begitu pula pada perangkat peripheral, sehingga setiap modul I/O harus mengetahui alamat peripheral yang dikontrolnya.
- Pada sisi modul I/O ke perangkat peripheral juga terdapat komunikasi yang meliputi **komunikasi data, kontrol maupun status**.



- ❑ **Block Oriented Device**, peralatan ini menyimpan informasi sebagai blok-blok berukuran tetap. Ciri utama peralatan ini adalah dimungkinkan membaca atau menulis blok-blok secara independen dengan cara **direct access**. Contoh peralatan antara lain: disk, optical disk, tape dan sebagainya.

- ❑ **Character Stream Oriented Device**, peralatan ini mengantarkan atau menerima aliran karakter tanpa peduli dengan suatu struktur blok. Contoh peralatan ini antara lain: terminal, line printer, interface jaringan, dan lain-lain.

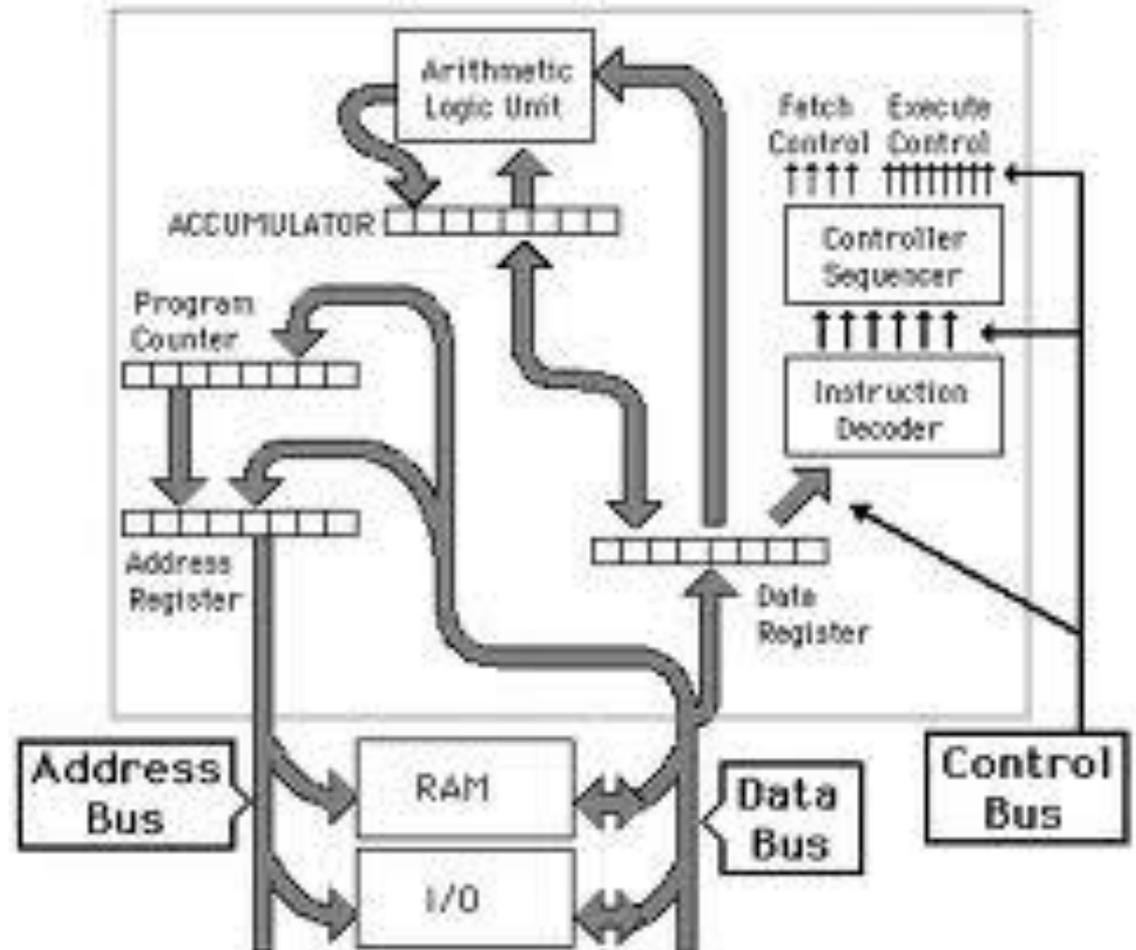
I/O Module Diagram



Interkoneksi Antar Komponen (Bus) [1]

Bus yaitu saluran-saluran penghubung yang menghubungkan satu komponen dengan komponen lainnya. Saluran penghubung ini berupa garis-garis yang tercetak pada PCB motherboard.

Melalui saluran-saluran inilah data, informasi, dan instruksi-instruksi yang diberikan pada komputer ditransfer/melintas dari komponen satu ke komponen lainnya



Interkoneksi Antar Komponen (Bus) [1]

□ Interkoneksi antar komponen disebut bus. Bus terdiri dari 3 macam, yaitu:

1. **Address Bus,**

Bus yang mengirim alamat lokasi memori atau port yang ingin ditulis/dibaca. Jumlah lokasi memori yang dapat dialamati CPU ditentukan oleh jumlah jalur alamat. Jika CPU memiliki N jalur alamat maka dapat secara langsung mengamati $2N$ lokasi memori.

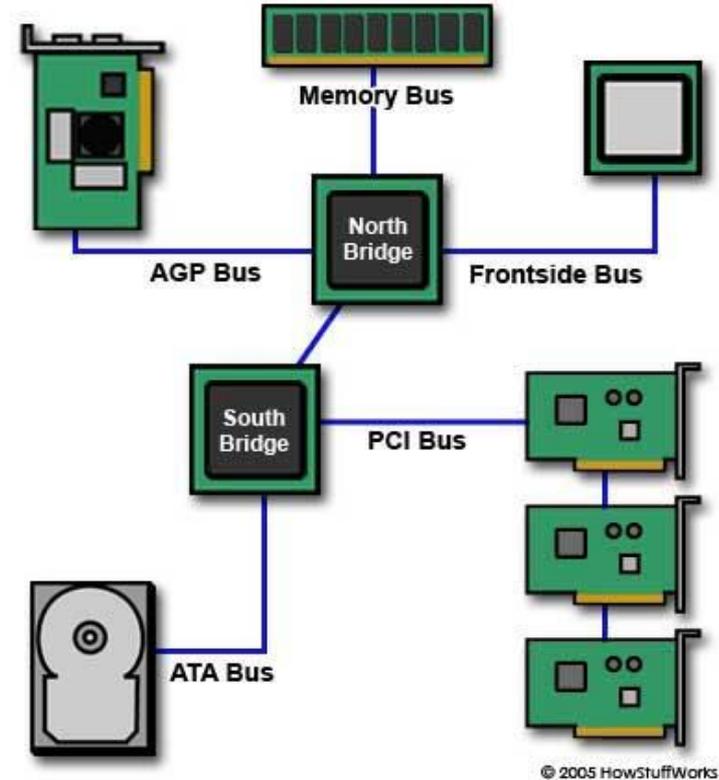
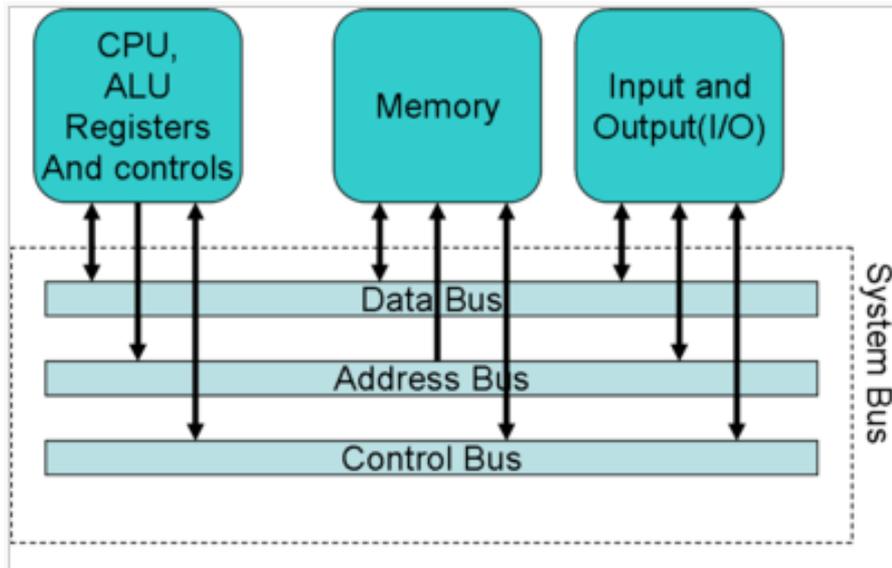
2. **Data Bus,**

Bus data ini Bidirectional berarti dapat baca dan kirim dari/ke memori atau port. Bus data berhubungan dengan transfer atau pembacaan data dari/ke memori dengan peralatan-peralatan.

3. **Control Bus,**

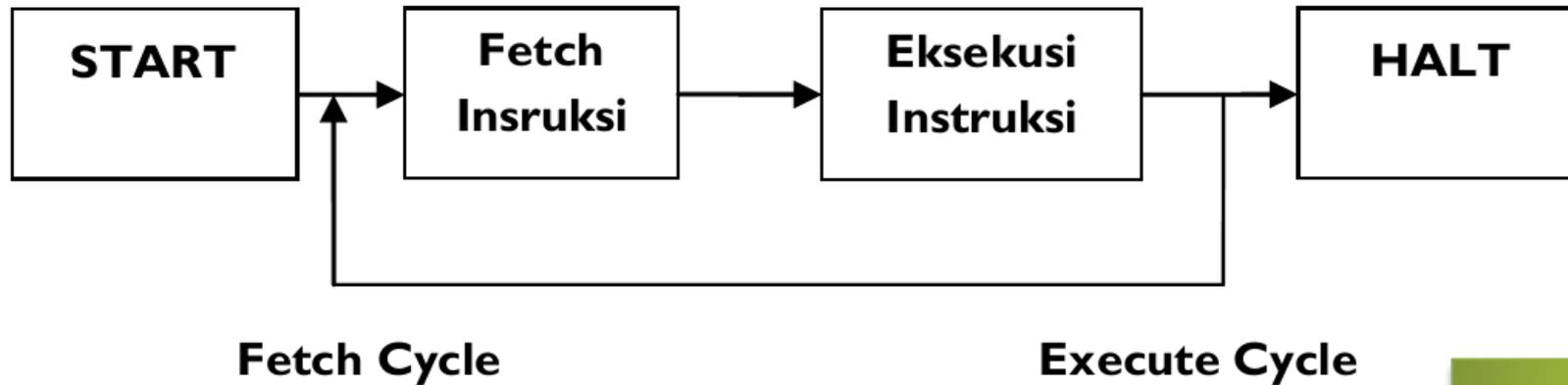
Bus yang digunakan CPU dengan dikirim sinyal untuk memrintahkan memori atau port I/O.

Interkoneksi Antar Komponen (Bus) [2]



- ❑ Contoh mekanisme pembacaan
- ❑ Untuk membaca data suatu lokasi memori, CPU mengirim alamat memori yang dikehendaki melalui bus alamat kemudian mengirim sinyal memory read pada bus kendali.
- ❑ Sinyal memory read memerintahkan ke perangkat memori untuk mengeluarkan data pada lokasi tersebut ke bus data agar dibaca CPU.

Mekanisme Eksekusi



- ❑ Proses satu instruksi disebut satu siklus instruksi (instruction cycle)
- ❑ Tahap Pemrosesan instruksi :
 - ❑ Fetch, Prosesor membaca instruksi dari memori
 - ❑ Execute, Prosesor mengeksekusi instruksi

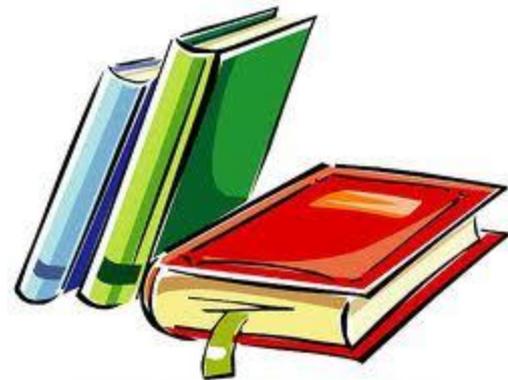
Eksekusi program berisi pengulangan fetch dan execute. Pemrosesan 1 instruksi disebut satu siklus instruksi.

Mode Eksekusi Instruksi

- ❑ Prosesor mempunyai beragam mode eksekusi, biasanya dikaitkan dengan program Sistem Operasi dan program pemakai.
- ❑ Mode dengan kewenangan rendah biasa disebut **user mode** karena program pemakai biasa dieksekusi dalam mode ini.
- ❑ Mode dengan kewenangan tinggi disebut **system mode, control mode, supervisor mode** atau **kernel mode**, karena biasanya rutin-rutin sistem atau kendali atau kernel dieksekusi dengan mode ini

Referensi

- G. J. Nutt, Operating Systems: A Modern Perspective, 2nd Edition, Addison-Wesley, 2000.
- C. P. Pfleeger, Security in Computing, 2nd Edition, Prentice-Hall, 1997.
- A. Silberschatz, P. B. Galvin, Operating System Concepts, 5th Edition, John Wiley & Sons, 1999.
- D. P. Bovet, M. Cesati, Understanding the Linux Kernel, O'Reilly, 2001.
- G. Nutt, Kernel Projects for Linux, Addison-Wesley, 2001.



Thank You!

